

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2000-187470

(43)Date of publication of application : 04.07.2000

(51)Int.Cl.

G09G 3/36
G02F 1/133
G09F 9/35
G09G 3/20

(21)Application number : 10-364733

(71)Applicant : SHARP CORP

(22)Date of filing : 22.12.1998

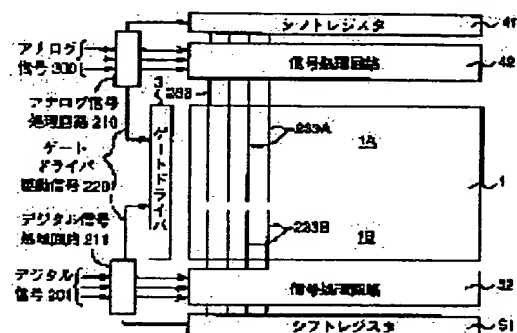
(72)Inventor : ITO MASATAKA

(54) LIQUID CRYSTAL DISPLAY DEVICE

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a picture display device which is capable of eliminating complexity of peripheral circuits in displaying plural pictures at the same time, and has a structure eliminating the need for special conversion circuits, memories, etc.

SOLUTION: This picture display device has a driver monolithic structure in which drivers 3, 40, 50 constituting a picture display part 1 and a driver part are formed on an insulating substrate (unshown in the figure) in one body. And, it is possible to input an analog video signal 200 and a digital signal 201 as two independent system input signals (for example, a video signal, a character information, digital input signal through Internet, etc.), to two processing circuits 42, 52 provided on a source drivers.



LEGAL STATUS

[Date of request for examination]

27.07.2001

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

BEST AVAILABLE COPY

Japanese Publication for Unexamined Patent Application

Tokukai 2000-187470 (P2000-187470A)

A. Relevance of the above-identified Document

This publication discloses prior art as technological background of the present invention.

B. Translation of the Relevant Passages of the Document

[EMBODIMENT]

[0023]

Fig. 1 shows a circuit arrangement of the liquid crystal display device of an embodiment of the present invention. In the circuit arrangement of the present embodiment, a driver monolithic liquid crystal display device is realized by using polysilicon in order to realize a driver monolithic circuit. Polysilicon TFTs (Thin Film Transistors) are suitable for circuits that have high driving potential and that drive at a high speed. The polysilicon TFTs may also be used in a high-definition panel, for which use of the present invention is most suitable. The present invention is applied principally to large display devices of 8 inches to 40 inches. Middle-size display devices of an 8-inch class can be arranged as direct-vision panels. For panels of 20 inches or larger, projection-type display devices may be used.

[0024]

The liquid crystal display device includes an image display section 1, a gate driver 3 lying in a Y-direction, and a pair of source drivers 40 and 50 lying in an X-direction. The source driver 40 is disposed along an upper side of the image display section 1, and includes a shift register 41 and a signal processing circuit 42. The source driver 50 is disposed along a lower side of the image display section 1, and includes a shift register 51 and a signal processing circuit 52. The shift registers 41 and 51 sequentially transmit input signals to pixels. The signal processing circuits 42 and 52 includes buffers, sample-and-hold circuits, and the like.

[0025]

The image display section 1 includes a plurality of pixels TFT2, 2, 2,..., which are disposed in the X and Y directions. A gate of each TFT2 is connected with the gate driver 3, and a source of each TFT2 is connected with the source drivers 40 and 50.

[0026]

As shown in Fig. 2, analog video signals 200 such as television signals are supplied to an analog signal processing circuit 210, which is a video processing circuit. The analog video signals 200 are demodulated and amplified by the analog signal processing circuit 210, and supplied as RGB display signals to the source driver 40. The analog signal processing circuit 210 also supplies a gate driver driving signal 220 in synchronization with the RGB display signals.

[0027]

Meanwhile, digital signals 201, such as information signals for personal computers and the like, are supplied as data signals from a digital signal processing circuit 211 to the source driver 50. Because the source driver 50 consists of a digital circuit, the digital signals 201 can be directly used as video signals, and displayed by the image display section 1.

[0028]

In the present embodiment, a driver monolithic structure is adopted, where the image display section 1 and the drivers 3, 40, and 50, which constitute a driver section, are monolithically formed on an insulating substrate (not shown). The two processing circuits 42 and 52 of the source drivers 40 and 50 can receive two kinds of independent input signals (e.g. video signals, character information, and digital input signals via Internet), that is, the analog video signals 200 and the digital video signals 201. Therefore, according to the present embodiment, it is possible to avoid complexity in peripheral circuits in displaying a plurality of images simultaneously. Moreover, it is possible to realize an image display device of such a structure that requires no special conversion circuit, memory, and the like.

[0029]

In the present embodiment, the source drivers 40 and 50, which are independent from each other, are disposed above and below the image display section 1, respectively. Therefore, a screen

can be divided easily by independently driving the source drivers 40 and 50, which are independent from each other.

[0030]

Incidentally, in a case where a display area of the image display section 1 is not decided in advance, the gate driver 3 operates in such a method as to sequentially supply the analog video signals 200 and the digital video signals 201 into the image display section 1. With this method, the analog signal processing circuit 210 can compress the signals in advance by using a line memory, so as to shorten a time required for writing, and write the digital signals 201 into the image display section 1 during a blanking time.

[0031]

In a case where it is decided in advance to separate, within the display area of the image display section 1, a portion that receives the video signals 200 and a portion that receive the digital video signals 201, a video signal receiving portion 1A and a digital signal receiving portion 1B can be driven independently by using the source driver 40 and 50. In this case, as shown in Fig. 2, such an arrangement can be adopted where source lines 233, 233,... are divided into source lines 233A, 233A,..., which are on a video signal receiving portion 1A side, and source lines 233B, 233B,..., which are on a video signal receiving portion 1B side. In this case, a resolution and a pixel pitch can be changed between the receiving portions 1A and 1B. Therefore, it is possible to provide more pixels

in a character display section (e.g. receiving portion 1A), which requires a high resolution, than in a video display section (receiving portion 1A). This can be attained easily in a driver monolithic panel, such as in the present embodiment.

[0032]

Next, shown below as a variation example of the foregoing embodiment is an example where a display screen is divided into four, that is, screens 300, 301, 302, and 303, and the four screens are driven independently, so as to perform displaying independently. In this variation example, by using, in combination, gate drivers 310, 311, 312, and 313, and source drivers 340, 341, 342, and 343, the screens 300, 301, 302, and 303 can be scanned independently, so as to perform displaying independently. The source drivers 340, 341, 342, and 343 include shift registers 340a, 341a, 342a, and 343a, respectively, and signal processing circuits 340b, 341b, 342b, and 343b, respectively.

[0033]

The gate drivers 310 and 311 face with each other in the X-direction, and the gate drivers 312 and 313 face with each other in the X-direction. The gate drivers 310 and 312 are lined in the Y-direction, and the gate drivers 311 and 313 are lined in the Y-direction. On the other hand, the source drivers 340 and 341 are lined in the X-direction, and the source drivers 342 and 343 are lined in the X-direction.

[0034]

In this variation example, the display screen 300 performs displaying by being scanned by the source driver 340 and the gate driver 310. The display screen 301 performs displaying by being scanned by the source driver 341 and the gate driver 311. The display screen 302 performs displaying by being scanned by the source driver 342 and the gate driver 312, and the display screen 303 performs displaying by being scanned by the source driver 343 and the gate driver 313.

[0035]

In a case where divided screens are scanned independently, as in this variation example, it is possible to display characters clearly, by using higher resolution in the character display screen 302 than in the video information display screen 300, so as to take full advantage of the driver monolithic structure. This makes it possible especially to connect, on a glass substrate, the drivers in accordance with the pixel pitch. Therefore, it is possible to independently drive a plurality of screens having different resolutions, so as to cause the screens to perform displaying.

[0036]

Note that, although the source drivers are disposed along the upper side and lower side of the screen in the foregoing embodiment, a part of a source driver may be divided, so as to supply signals of different kinds to a single source line.

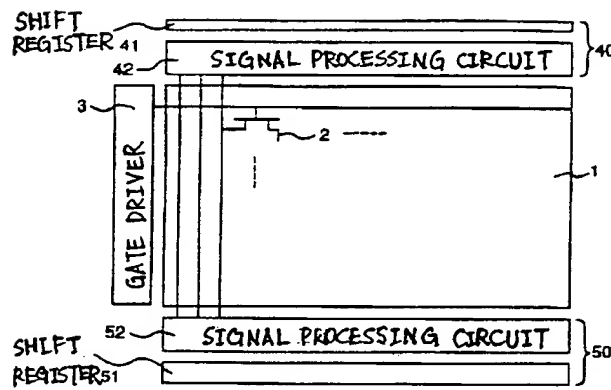


FIG. 1

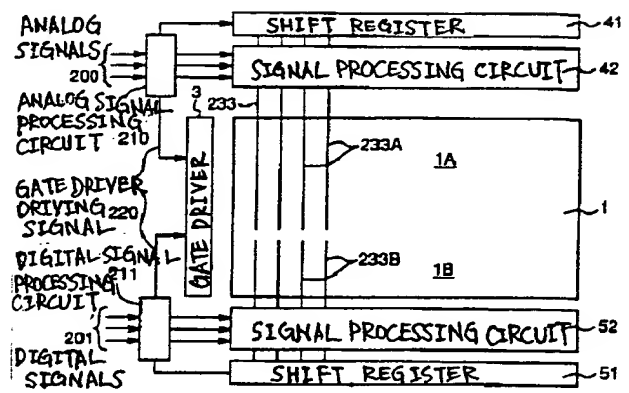


FIG. 2

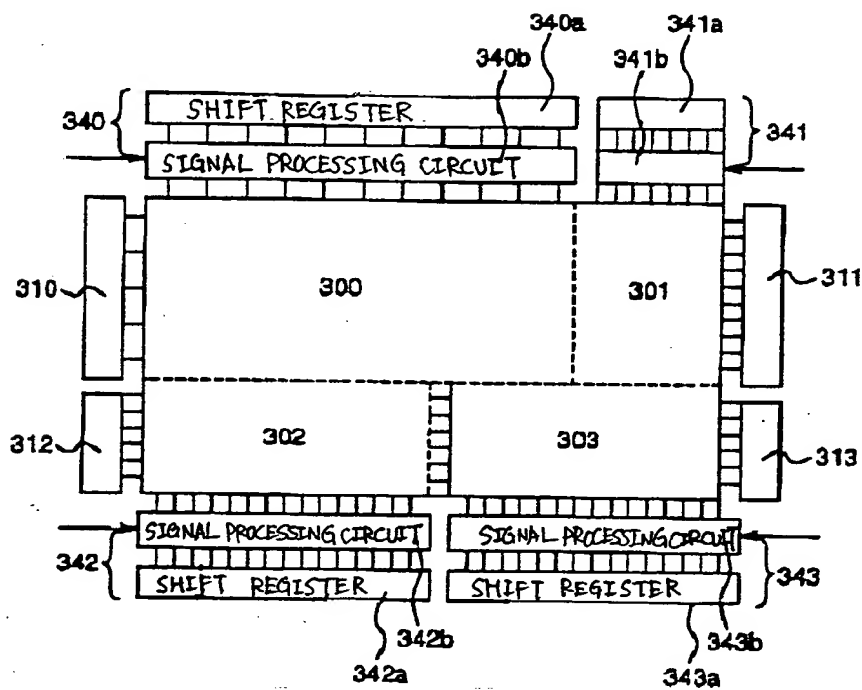


FIG. 3

(1)

込むドライバ部とが、絶縁性基板上に一体的に形成されている薄膜トランジスタ基板と、上記薄膜トランジスタ基板に対向して配置された対向基板と、上記薄膜トランジスタ基板と対向基板の間に挿入された液晶層とで構成される液晶表示装置において、X方向に沿って形成される液晶表示装置において、Y方向に沿って形成された上記画素トランジスタをオンオフさせるゲートドライバとを備え、上記ソースドライバは、少なくとも2系統以上異なる入力信号が与えられる2つ以上の駆動回路で構成されていることを特徴としている。

【0011】この請求項1の発明では、画像表示部とドライバ部とが絶縁性基板上に一体的に形成されているドライバ部が、絶縁性基板上に、上記ドライバ部のソースドライバが備える2つ以上の駆動回路に、2系統以上の独立した入力信号(映像信号、文字情報、インターネットによるデジタル入力信号など)を入力できる。したがって、この発明によれば、複数の画像を同時表示する場合の周辺回路の複雑さを軽減でき、特殊な変換回路やメモリー等を必要としない構造を持つ画像表示装置を実現できる。

【0012】具体的には、例えば、図1に示すように、駆動回路を一体に形成する所謂ドライバモリモニシックパネルを用い、画像表示部の上下に各々独立したソース回路を設け、独立して駆動することにより画面分割を容易に行うことができる。これは画面の上下にドライバを配することに限定されるわけではなく、一本のソースライン内においても、ドライバの一部を分割し別入力にすることも可能である。

【0013】また、近年のデジタル化に対応した表示として、ドライバ回路の少なくとも一つがデジタル回路で構成される。このことにより、従来のアナログ信号に対応した映像表示と文字放送およびインターネット等のデジタル入力に対応した同時に2つ以上の信号の表示が可能になる。さらに、文字表示部をあらかじめ指定された領域に構成する場合、固定領域の解像度を変えて独立動作することも可能となる。このように、ドライバモリモニシック回路を用いることによって、同一基板上に独立して駆動可能な回路を複数搭載することが可能となる。

【0014】また、請求項2の発明は、請求項1に記載の液晶表示装置において、上記ドライバ部のソースドライバは、上記画像表示部のX方向に延びている上辺と下辺に沿って配置されていることを特徴としている。

【0015】この請求項2の発明では、画像表示部の上下に各々独立したソースドライバの駆動回路が配置されているので、この複数の駆動回路をそれぞれ独立して駆動することによって、画面分割を容易に行うことができる。

【0016】また、請求項3の発明は、請求項1または2に記載の液晶表示装置において、上記ドライバ部が備

えるドライバのうちの少なくとも一つが、デジタルドライバで構成されていることを特徴としている。

【0017】この請求項3の発明では、ドライバの少なくとも一つをデジタル回路で構成することによって、従来のアナログ信号に対応した映像表示と文字放送、インターネット等のデジタル入力に対応した同時複数画像表示ができる。

【0018】また、請求項4の発明は、請求項1乃至3のいずれか一つに記載の液晶表示装置において、上記ソースドライバは入力信号を上記画像表示部に書き込む信号処理回路を有し、上記ゲートドライバは2つ以上のドライバ信号から所定のドライバ信号を選択して上記画像表示部に与える制御スイッチを備えていることを特徴としている。

【0019】この請求項4の発明では、上記制御スイッチで、2つ以上のドライバ信号から所定のドライバ信号を選択して上記画像表示部に与え、上記ソースドライバが備える2つ以上の駆動回路から2系統以上の異なる入力信号を順次、画像表示部に入力することができる。

【0020】また、請求項5の発明は、請求項1に記載の液晶表示装置において、上記画像表示部にデータを書き込むための信号線は、上記画像表示部内において分割されていることを特徴としている。

【0021】この請求項5の発明では、分割された信号線に対応する分割された複数の液晶表示部分の解像度を用途に応じて別個に設定できる。

【0022】

【発明の実施の形態】以下、この発明の液晶表示装置を図示の実施の形態に基づいて詳細に説明する。

【0023】図1に、この発明の液晶表示装置の実施の形態の回路構成を示す。この実施の形態の回路構成では、ドライバモリモニシック回路を実現するために、多結晶シリコンを用いたドライバモリモニシック型液晶表示装置を形成している。多結晶シリコンTFT(薄膜トランジスタ)は、ドライバ能力が大きく、高速で駆動する回路に適している。また、高精細度のパネルを製作する場合、本発明の用途としては最適である。本発明の適用対象となる表示装置は、主に、8インチから40インチの大型表示装置であり、8インチクラスの中型の表示装置については適応パネルとして構成可能である。また、20インチ以上のパネルについては投机型の表示装置を用いてもよい。

【0024】この液晶表示装置は、画像表示部1と、Y方向に延びるように配置されたゲートドライバ3と、X方向に延びるように配置された1対のソースドライバ40,50を備えている。このソースドライバ40は、画像表示部1の上辺に沿って配置されており、シフトレジスタ41と信号処理回路42からなる。また、ソースドライバ50は、画像表示部1の下辺に沿って配置されており、シフトレジスタ51と信号処理回路52からなる。

らなる。このシフトレジスタ41と51は、入力信号を順次画面に送るものである。また、信号処理回路42,52は、パッファやサンプリング回路で構成されている。

【0025】上記画像表示部1は、X-Y方向に配列された複数の画素TFT2,2,2...を備え、各画素TFT2のゲートは上記ゲートドライバ3に接続されている。また、各画素TFT2のソースは上記ソースドライバ40および50に接続されている。

【0026】図2に示すように、テレビジョン信号に代る従来のアナログ映像信号200がビデオ処理回路としてアナログ信号処理回路210に入力され、このアナログ信号処理回路210で復調、増幅された後、RGB表示信号として、ソースドライバ40に入力される。また、このアナログ信号処理回路210は、上記RGB表示信号と同期して、ゲートドライバ駆動信号220をゲートドライバ3に入力する。

【0027】一方、パーソナルコンピュータ等から情報信号が与えられるデジタル信号201は、デジタル信号処理回路211を通じてソースドライバ50にデータ信号として入力される。ここで、ソースドライバ50はデジタル回路で構成されるので、上記デジタル信号201をそのまま映像信号として画像表示部1に表示させることができる。

【0028】この実施の形態では、画像表示部1とドライバ部をなすドライバ3,40,50が絶縁性基板(図示せず)上に一体的に形成されているドライバモリモニシック構造となっている。そして、上記ソースドライバ40,50が備える2つの駆動回路42,52に、アナログ映像信号200とデジタル映像信号201の2系統の独立した入力信号(例えば、映像信号、文字情報、インターネットによるデジタル入力信号など)を入力できる。したがって、この実施の形態によれば、複数の画像を同時表示する場合の周辺回路の複雑さを軽減でき、特殊な変換回路やメモリー等を必要としない構造を持つ画像表示装置を実現できる。

【0029】また、この実施の形態では、画像表示部1の上下に各々独立したソースドライバ40,50が配置されているので、この2つの独立したソースドライバ40,50をそれぞれ独立して駆動することによって、容易に画面分割できる。

【0030】ところで、画像表示部1の表示エリアをあらかじめ決めない場合には、ゲートドライバ3は、アナログ映像信号200とデジタル信号201を順次、画像表示部1に入力する方法をとるように動作する。この方法では、あらかじめ、アナログ信号処理回路210が、ランダムメモリーを用いて信号を圧縮し、書き込み時間を短縮し、ランキングの時間を短縮してデジタル信号201を画像表示部1に書き込むことができる。

【0031】また、画像表示部1の表示エリア内で、映

像信号200が入力される部分とデジタル信号201が入力される部分を分割することがあらかじめ決まっている場合には、映像信号入力部分1Aとデジタル信号入力部分1Bとを、ソースドライバ40と50で独立して駆動できる。さらにこの場合、図2に示すように、ソースライン233,233...を、映像信号入力部分1A側のライン233A,233A...とデジタル信号入力部分1B側のライン233B,233B...とに分割した構成にできる。この場合には、入力部分1Aと1Bとで、分解能や画素ピッチを揃えることができる。すなわち、高い分解能を必要とする文字表示部(例えば、入力部分1B)では、映像表示部(入力部分1A)に比べて、画素数を増やすことができる。このことは、この実施の形態のように、ドライバモリモニシック型パネルにおいては、容易に実現することができる。

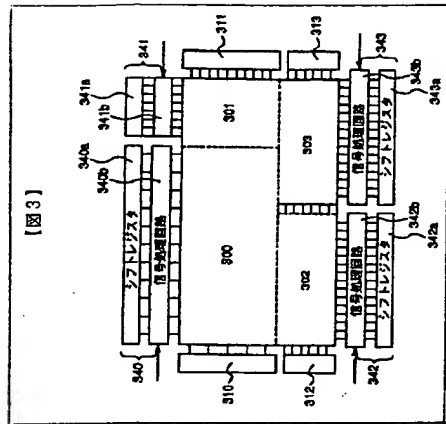
【0032】次に、上記実施の形態の変形例として、表示画面を画面300,301,302,303に4分割し、この4画面を独立して駆動して表示させる一例を示す。この変形例では、ゲートドライバ310,311,312,313とソースドライバ340,341,342,343との組み合わせにより、各表示画面300,301,302,303を独立して走査し表示させることができる。このソースドライバ340,341,342,343は、それぞれ、シフトレジスタ340a,341a,342a,343aおよび信号処理回路340b,341b,342b,343bからなる。

【0033】上記ゲートドライバ310と311はX方向に向向しており、ゲートドライバ312と313はX方向に向向している。また、ゲートドライバ310と312はY方向に並んでおり、ゲートドライバ311と313はY方向に並んでおり、一方、ソースドライバ340とソースドライバ341はX方向に並んでおり、ソースドライバ342と343はX方向に並んでおり、ソースドライバ340とゲートドライバ310とで走査される表示をする。また、表示画面301は、ソースドライバ341とゲートドライバ311とで走査されて表示をする。また、表示画面302は、ソースドライバ342とゲートドライバ312とで走査されて表示し、表示画面303は、ソースドライバ343とゲートドライバ313とで走査されて表示する。

【0035】この変形例のように、画面を分割して独立走査する場合には、ドライバモリモニシックである利点を生かして、文字表示画面302を映像情報表示画面300よりも高解像度にするこによって、文字を鮮明に表示できる。特に、画素ピッチに合わせたドライバ回路がガラス基板上で可能となり、実装上の制限を受けることなく、解像度の異なる複数の画面を独立して駆動し表示することができる。

【0036】尚、上記実施の形態では、画面の上辺と下

(1)



【図3】

フロントページの続き

Fターム(参考) 2H013 NA16 NA32 NA43 NA53 NC33
NC33 NC34 ND41
5C006 AA01 AA33 AB01 AF27 AF47
AF73 BB14 BB16 BC13 BC30
EP03 EP05 EP11 EC11 FA04
PA05 PA06 PA41 PA51
5C040 AA10 BB05 BB03 DD21 DD22
DD27 EE32 FF11 FF13 JJ01
5C094 AA13 AA15 AA18 AA51 AA52
AA56 BA03 BA43 CA19 DA01
DB01 DB04 EA04 EA07 ZA10
PA01 CA10

(5)

を選択して上記画像表示部に入力し、上記ソースドライバが備える2つ以上の駆動回路から2系統以上の異なる入力信号を順次、画像表示部に入力することができる。

【0042】また、請求項5の発明は、請求項1に記載の液晶表示装置において、画像表示部にデータを書き込むための信号線が画像表示部内において分割されている。この発明では、分割された信号線に対応する分割された複数の画像表示部分の解像度を用途に応じて別々に設定できる。

【0043】以上のように、本発明を用いることにより、入力信号をA/D変換または、D/A変換することなしに、表示部に入力することができるから、並列に信号入力することが可能となり、周辺回路の簡略化を図ることができる。また、本発明のドライバモノリシックパネルを用いることによって、画面分割および解像度の異なる表示を複数の負担なく実現できる。

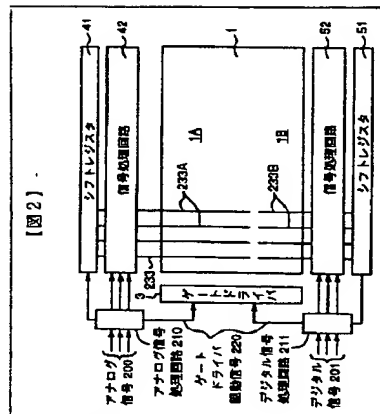
【図面の簡単な説明】

【図1】 この発明の液晶表示装置の実施形態の画像表示部およびその周辺に配置された各ドライバを示す構成図である。

【図2】 上記実施形態における入力信号の流れを示す図である。

【図3】 上記実施形態の変形例を示す構成図である。

【符号の説明】
1…液晶表示部、2…画素TFT、3…ゲートドライバ、4,5…ソースドライバ、4,5,1…シフトレジスタ、4,2,5,2…信号処理回路、200…アナログ映像信号、210…アナログ信号処理回路、220…ゲートドライバ駆動信号、201…デジタル信号、211…デジタル信号処理回路、233…ソースライン、300,301,302,303…画面、310,311,312,313…ゲートドライバ、340,341,342,343…ソースドライバ。



【図2】

辺に於いてソースドライバを配置したが、一本のソースライン内において、ソースドライバの一部を分割し、別系統の信号を入力することも可能である。

【0037】

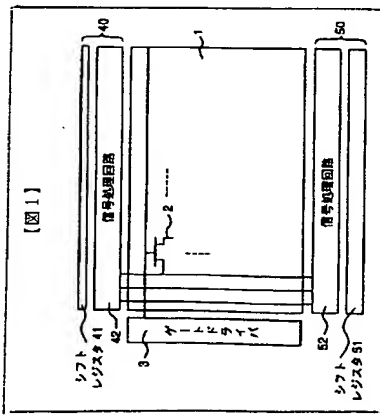
【発明の効果】 以上より明らかなように、請求項1の発明の液晶表示装置は、画像表示部とドライバ部とが絶縁性基板上に一体的に形成されているドライバモノリシック構造であって、上記ドライバ部のソースドライバが備える2つ以上の駆動回路に、2系統以上の独立した入力信号(映像信号、文字情報、インターネットによるデジタル入力信号など)を入力できる。したがって、この発明によれば、複数の画像を同時表示する場合の周辺回路の複雑さを解消でき、特殊な駆動回路やメモリー等を必要としない構造を持つ画像表示装置を実現できる。

【0038】また、請求項2の発明は、画像表示部の上下に各々独立したソースドライバの駆動回路が配置されているので、この複数の駆動回路をそれぞれ独立して駆動することによって、画面分割を容易に行うことができる。

【0039】また、請求項3の発明は、請求項1または2に記載の液晶表示装置において、ドライバの少なくとも1つをデジタル回路で構成することによって、従来のアナログ信号に対応した映像表示と文字放送、インターネット等のデジタル入力に対応した同時複数画像表示ができる。

【0040】また、請求項4の発明は、請求項1乃至3のいずれか1つに記載の液晶表示装置において、上記ソースドライバは入力信号を上記画像表示部に書き込む信号処理回路を有し、上記ゲートドライバは2つ以上のドライバ信号から所定のドライバ信号を選択して上記画像表示部に入力する切替スイッチを備えている。

【0041】この請求項4の発明では、上記切替スイッチで、2つ以上のドライバ信号から所定のドライバ信号



【図1】

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☒ **FADED TEXT OR DRAWING**
- ☒ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☐ **LINES OR MARKS ON ORIGINAL DOCUMENT**
- ☐ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.